

## **Specifiche per la pubblicazione del bando di concorso XXXIII ciclo**

### **ELETTRONICA APPLICATA**

Tipologia di procedura selezionata: PROCEDURA UNICA

#### **Descrizione del dottorato**

descrizione: Obiettivo del corso è preparare, attraverso una formazione di alto livello nel campo delle scienze e delle tecnologie dell'ingegneria elettronica e delle sue applicazioni, ricercatori esperti con competenze adeguate ad esercitare attività di ricerca, progettazione e produzione di alta qualificazione. Durante la formazione si porrà molta attenzione allo sviluppo della capacità di sintesi delle conoscenze pratiche e teoriche, all'acquisizione di competenze trasversali e trasferibili anche nel mondo del lavoro, in parallelo alla formazione specifica in un particolare settore di ricerca affinché il dottorando consegua una preparazione completa e una maturità e autonomia nell'attività di ricerca. Per ogni dottorando viene definito un piano formativo che prevede, nel triennio attività di ricerca, attività didattica ed altre attività autonomamente scelte e approvate dal Collegio dei Docenti. L'attività di ricerca è incentrata sull'approfondimento di uno specifico tema di ricerca, sotto la guida di un docente supervisore, inquadrato nell'ambito delle attività svolte nella Sezione di Elettronica Applicata del Dipartimento di Ingegneria, oggetto della tesi finale. L'attività didattica si articola nella frequenza di insegnamenti, seminari o scuole di dottorato finalizzate al completamento della preparazione di base ed allo sviluppo del tema di ricerca. Le attività autonomamente scelte, approvate dal Collegio, sono ulteriori iniziative su temi specifici di interesse per completare la formazione. Per ogni dottorando viene definito un piano formativo che prevede, nel triennio, l'acquisizione di 180 crediti suddivisi tra attività di ricerca, attività didattica ed altre attività autonomamente scelte. L'attività di ricerca è incentrata sull'approfondimento di uno specifico tema di ricerca, sotto la guida di un docente supervisore, inquadrato nell'ambito delle attività svolte nella Sezione di Elettronica Applicata del Dipartimento, oggetto della tesi finale. L'attività didattica si articola nella frequenza di insegnamenti, seminari o scuole di dottorato finalizzate al completamento della preparazione di base ed allo sviluppo del tema di ricerca. Le attività autonomamente scelte, approvate dal Collegio, sono ulteriori iniziative su temi specifici di interesse per completare la formazione.

titolo (ing.): Applied Electronics

descrizione (ing.): The aim of the PhD course is to prepare, through a high-level training in the fields of science and technology, electrical and electronics engineering and its applications, experienced researchers having high qualified skills for research and industry . During the course the PhD student will acquire capacity of synthesis on theoretical and practical knowledge, the acquisition of soft skills also transferable to industry. The PhD course is organized in a plan of activities divided between research, attending courses and other activities agreed with the PhD board. The research activity is focused on specific research topic, under the guidance of a faculty supervisor.

**Procedure attivate**

PROCEDURA STANDARD  
PROCEDURA RISERVATA PER STRANIERI  
PROCEDURA RISERVATA PER BORSISTI ESTERI

SI (OBBLIGATORIA)  
SI  
SI

## Procedura standard

### Specifiche economiche

#### Specifiche economiche complessive per il corso contenute nella richiesta di accreditamento

Borse Ateneo	Borse Dipartimento	Borse Esterne	Posti senza borsa	Borse Riservate	Posti "in sovrannumero"
5	2	1	2	2	2

### Tematiche definite per il dottorato

Il candidato sceglierà una tematica in fase di presentazione della candidatura on line

### Procedura concorsuale

Valutazione titoli	Il candidato deve produrre tutti i titoli e gli elementi che ritiene utili e pertinenti per accedere al Corso di Dottorato in Elettronica Applicata, quali ad esempio il Curriculum degli studi, gli eventuali ulteriori percorsi formativi ed esperienze professionali e di ricerca, le eventuali pubblicazioni scientifiche, premi, contratti e/o assegni di ricerca, partecipazione a progetti scientifici e così via.
Prova orale	Il colloquio, che a scelta del candidato può essere sostenuto sia in lingua italiana che in lingua inglese, verte sulla discussione dei titoli presentati e sulla capacità di individuare un tema di ricerca pertinente con il Corso di Dottorato in Elettronica Applicata.

Informazioni e recapiti                      Secretariat: email: [dottorato.elettronica.applicata@uniroma3.it](mailto:dottorato.elettronica.applicata@uniroma3.it) Phone: (+39) 0657337240

Eventuali ulteriori informazioni

### Curriculum studiorum

data e voto di laurea (obbligatorio)  
elenco degli esami sostenuti per la laurea **MAGISTRALE** e relative votazioni (obbligatorio)  
elenco degli esami sostenuti per la laurea **TRIENNALE** e relative votazioni  
elenco cronologico di Borse di studio, Assegni di ricerca (et similia) percepiti  
Diplomi/certificati di conoscenza lingue estere  
Diplomi/attestati di partecipazione di corsi universitari post-lauream  
Attestati di partecipazione a gruppi di ricerca  
Attestati di partecipazione a stage  
Altri riconoscimenti (p. es.: premiazione in concorsi, seconda laurea)

### Ulteriore documentazione richiesta ai candidati

abstract tesi di laurea	Obbligatorio
elenco delle pubblicazioni	Non obbligatorio
descrizione delle precedenti esperienze di ricerca	Non obbligatorio
lettera di motivazione (a cura del candidato)	Obbligatorio
pubblicazioni (un pdf per ciascuna)	Non obbligatorio
tesi di laurea (completa) - i candidati LAUREANDI dovranno caricare almeno una bozza dell'intera tesi	Non obbligatorio

## Competenza linguistica richiesta ai candidati

*Il candidato dovrà obbligatoriamente conoscere le seguenti lingue:*

INGLESE

## Procedura riservata per stranieri

### Procedura concorsuale

Valutazione titoli      Please add every element which you feel is useful and relevant in order to enrol to the PhD program in Applied Electronics: CV, previous Degrees/Masters, list of other diplomas, scientific publications, a list of your research experiences, prizes, scholarships,...

Prova orale      The interview will be in English or Italian (your choice). The interview concerns the elements you submitted (see above), and on your capability to describe a possible research project relevant to the PhD program in Applied Electronics.

Informazioni e recapiti      Secretariat: email: [dottorato.elettronica.applicata@uniroma3.it](mailto:dottorato.elettronica.applicata@uniroma3.it) Phone: (+39) 0657337240

Eventuali ulteriori informazioni

### Curriculum studiorum

data e voto di laurea (obbligatorio)  
 elenco cronologico di Borse di studio, Assegni di ricerca (et similia) percepiti  
 Diplomi/certificati di conoscenza lingue estere  
 Diplomi/attestati di partecipazione di corsi universitari post-lauream  
 Attestati di partecipazione a gruppi di ricerca  
 Attestati di partecipazione a stage  
 Altri riconoscimenti (p. es.: premiazione in concorsi, seconda laurea)

### Ulteriore documentazione richiesta ai candidati

abstract tesi di laurea	Obbligatorio
prima lettera di presentazione (a cura di un docente)	Obbligatorio
seconda lettera di presentazione (a cura di un docente)	Obbligatorio
terza lettera di presentazione (a cura di un docente)	Non obbligatorio
elenco delle pubblicazioni	Non obbligatorio
descrizione delle precedenti esperienze di ricerca	Non obbligatorio
lettera di motivazione (a cura del candidato)	Obbligatorio
progetto di ricerca	Non obbligatorio
pubblicazioni (un pdf per ciascuna)	Non obbligatorio

## Competenza linguistica richiesta ai candidati

*Il candidato dovrà obbligatoriamente conoscere le seguenti lingue:*  
INGLESE

## Procedura riservata per posti in sovrannumero (Assegnisti Marie Curie)

### Procedura concorsuale

Valutazione titoli	Please add every element which you feel is useful and relevant in order to enrol to the PhD program in Applied Electronics: CV, previous Degrees/Masters, list of other diplomas, scientific publications, a list of your research experiences, prizes, scholarships,... Please (important) illustrate clearly the grant you obtained, including the number of the grant/contract, the title of the project, the duration of the grant.
Prova orale	The interview will be in English or Italian (your choice). The interview concerns the elements you submitted (see above), on a description of the activities expected in your grant., and on a description of the relevance of your research project to the PhD program in Applied Electronics.
Informazioni e recapiti	Secretariat: email: dottorato.elettronica.applicata@uniroma3.it Phone: (+39) 0657337240
Eventuali ulteriori informazioni	

### Curriculum studiorum

data e voto di laurea (obbligatorio)  
elenco cronologico di Borse di studio, Assegni di ricerca (et similia) percepiti  
Diplomi/certificati di conoscenza lingue estere  
Diplomi/attestati di partecipazione di corsi universitari post-lauream  
Attestati di partecipazione a gruppi di ricerca  
Attestati di partecipazione a stage  
Altri riconoscimenti (p. es.: premiazione in concorsi, seconda laurea)

### Ulteriore documentazione richiesta ai candidati

abstract tesi di laurea	Obbligatorio
prima lettera di presentazione (a cura di un docente)	Obbligatorio
seconda lettera di presentazione (a cura di un docente)	Obbligatorio
terza lettera di presentazione (a cura di un docente)	Non obbligatorio
elenco delle pubblicazioni	Non obbligatorio
descrizione delle precedenti esperienze di ricerca	Non obbligatorio
lettera di motivazione (a cura del candidato)	Obbligatorio
tesi di laurea (completa) - i candidati LAUREANDI dovranno caricare almeno una bozza dell'intera tesi	Non obbligatorio
pubblicazioni (un pdf per ciascuna)	Non obbligatorio
progetto di ricerca	Obbligatorio

## Competenza linguistica richiesta ai candidati

*Il candidato dovrà obbligatoriamente conoscere le seguenti lingue:*

INGLESE

Roma, 8/6/2017

**ENRICO SILVA**